

Semiconductor IP Core for FPGA/ASIC

สำหรับการประมวลผลประสิทธิภาพสูงและประหยัดพลังงานในเซ็นเซอร์อัจฉริยะ

ข้อได้เปรียบในการแข่งขันในตลาดโลก



No CPU & External Memory



Low Resource Usage



High Performance & Efficiency



เทคโนโลยีหลัก

Security

Secure Sensor information with TLS 1.3 Security

Network

Fully offload CPU from 10G/100G/200G for Sensor Processing

Storage

Scalable Performance & Capacity

AI Engine

Edge AI Inference Engine Research & Development



CUEE-MDAP x DESIGN GATEWAY

MULTIMEDIA DATA ANALYTICS & PROCESSING RESEARCH UNIT

AI-DRIVEN IP CORE INNOVATION